PCT WELTORGANISATION FÜR GEISTIGES EIGENTUM Internationales Büro INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 6: (11) Internationale Veröffentlichungsnummer: WO 95/34968 A1 H04L 9/08 (43) Internationales Veröffentlichungsdatum: 21. December 1995 (21.12.95)

(21) Internationales Aktenzeichen:

PCT/DE95/00733

(22) Internationales Anmeldedatum:

30. Mai 1995 (30.05.95)

(30) Prioritätsdaten:

P 44 20 970.3

16. Juni 1994 (16.06.94)

DE

(71) Anmelder (für alle Bestimmungsstaaten ausser US): ESD VERMÖGENSVERWALTUNGSGESELLSCHAFT MBH [DE/DE]; Brienner Strasse 10, D-80333 München (DE).

(72) Erfinder; und

- BUGOVICS, Jozsef (75) Erfinder/Anmelder (nur für US): [HU/DE]; Kreuzstrasse 11, D-06886 Lutherstadt Wittenberg (DE).
- (74) Anwalt: HAUSSINGEN, Peter, Franz-Heymann-Strasse 70, D-06526 Sangerhausen (DE).

(81) Bestimmungsstaaten: AU, BR, CN, CZ, JP, KR, NO, PL, RU, SG, US, europäisches Patent (AT, BE, CH, DE, DK, ES, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Veröffentlicht

Mit internationalem Recherchenbericht. Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist. Veröffentlichung wird wiederholt falls Änderungen eintreffen.

(54) Title: DEVICE FOR DECODING DECODING ALGORITHMS AND METHOD OF ENCRYPTING AND DECODING SUCH ALGORITHMS USING THE DEVICE

(54) Bezeichnung: ENTSCHLÜSSELUNGSEINRICHTUNG VON ENTSCHLÜSSELUNGSALGORITHMEN UND VERFAHREN ZUR DURCHFÜHRUNG DER VER- UND ENTSCHLÜSSELUNG DERSELBEN

(57) Abstract

The aim of the invention is to develop a system and method which can work with variable encryption algorithms and which ensures the secure transfer of the algorithm without it being detected and prevents the algorithm without it being detected and prevents the algorithm being broken. This aim is achieved by virtue of the fact that the decoding device consists of an integrated circuit (1) associated with a central processing unit (2), an internal non-readable volatile random-access memory (3) used as working memory and an internal non-readable non-volatile read-only memory (4) plus an interface (5), each decoding device differing from every other by the content of the ROM (4) and being partly integrated in an integrated circuit (1) and that the interface (5) is located between the central processing unit (2) and the personal computer (6) and connected, together with central processing unit (2), to the personal computer (6) by a data path (a).

(57) Zusammenfassung

Entschlüsselungseinrichtung Erfindung betrifft eine Entschlüsselungsalgorithmen und Verfahren zur Durchführung der Entschlüsselung derselben. Die Aufgabe ist es, eine Vorrichtung und ein Verfahren als System zu entwickeln, welches mit variablen Verschlüsselungsalgorithmen arbeiten kann und die Übertragung des Verschlüsselungsalgorithmus gegen Erkennen

sichert und das Brechen des Verschlüsselungsalgorithmus verhindert. Erfindungsgemäß wird die Aufgabe dadurch gelöst, daß die Entschlüsselungseinrichtung aus einem integrierten Schaltkreis (1), dem ein Zentralprozessor CPU (2), ein interner nichtauslesbarer flüchtiger Speicher mit wahlfreiem Zugriff RAM (3) als Arbeitsspeicher und ein interner nichtauslesbarer nichtflüchtiger Speicher mit wahlfreiem Zugriff ROM (4) und einem Interface (5) zugeordnet sind, indem sich jede Entschlüsselungseinrichtung von jeder weiteren unterscheidet durch den Inhalt des internen nichtflüchtigen Speichers mit wahlfreiem Zugriff ROM (4) und teilweise in einem integrierten Schaltkreis integriert ist und daß das Interface (5) zwischen dem Zentralprozessor CPU (2) und dem Personalcomputer (6) angeordnet ist und mit dem Zentralprozessor CPU (2) mit dem Datenpfad (a) verbunden sind.

LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

ΑT	Österreich	GA	Gabon	MR	Mauretanien
ΑŪ	Australien	GB	Vereinigtes Königreich	MW	Malawi
BB	Barbados	GE	Georgien	NE	Niger
BE .	Belgien	GN	Guinea	NL	Niederlande
BF	Burkina Faso	GR	Griechenland	NO	Norwegen
BG	Bulgarien	HU	Ungam	NZ	Neuseeland
BJ	Benin	IE.	Irland	PL	Polen
BR	Brasilien	TT .	Italien	PT	Portugal
		JР	Japan	RO	Rumānien .
BY	Belarus	KE	Kenya	RU	Russische Föderation
CA	Kanada	KG	Kirgisistan	SD	Sudan
CF	Zentrale Afrikanische Republik	KP	Demokratische Volksrepublik Korea	SE	Schweden
CG	Kongo	KR	Republik Korea	SI	Slowenien
CH	Schweiz	KZ	Kasachstan	SK	Slowakei
CI	Côte d'Ivoire	LI	Liechtenstein	SN	Senegal
CM	Kamerun		Sri Lanka	TD	Tschad
CN	China	LK		TG	Togo
CS	Tschechoslowakei	LU	Luxemburg	ТJ	Tadschikistan
CZ	Tschechische Republik	LV	Lenland	TT	Trinidad und Tobago
DE	Deutschland	MC	Monaco	UA.	Ukraine
DK	Dânemark	MD	Republik Moldau	US	Vereinigte Staaten von Amerika
ES	Spanien	MG	Madagaskar		<u> </u>
FI	Finnland	ML	Mali	UZ	Usbekistan
FR	Frankreich	MN	Mongolei	VN	Vietnam

10

15

Entschlüsselungseinrichtung von Entschlüsselungsalgorithmen und Verfahren zur Durchführung der Ver- und Entschlüsselung derselben

Die Erfindung betrifft eine Entschlüsselungseinrichtung von Entschlüsselungsalgorithmen und das Verfahren zur Durchführung der Ver- und Entschlüsselung derselben, indem die Entschlüsselungseinrichtung Berechtigten den Zugriff gewährt und Unberechtigte vom Zugriff ausschließt.

Digitale Informationen werden in immer größerem Maßstab über gesicherte Verteilungskanäle versandt. Diese Informationen sollen aber nur bestimmte Empfänger erreichen und nicht von Unbefugten gelesen werden können. Die Prozeduren zur Übertragung von solchen Informationen sind heute schon sehr an die Bedürfnisse der Industrie angepaßt.

Die weitere Entwicklung der Rechentechnik zeigt aber Probleme bei der Sicherheit der gegenwärtig verwendeten Ver-/ Entschlüsselungsalgorithmen auf.

Ein Verschlüsselungsalgorithmus der zur Zeit vorrangig von der Industrie verwendet wird, ist der "data-encryption algorithm" DEA, der von IBM seit 1960 entwickelt und 1977 vom U.S. National Bureau of Standards zur Norm erklärt wurde.

Dieser Verschlüsselungsalgorithmus ist zur Zeit in der Prüfung zur deutschen und internationalen Normung.

20 Es hat immer wieder Versuche zur Entschlüsselung von mit dem DEA verschlüsselten Informationen Gegeben. Diese waren bisher nach dem Stand der Technik (da die Rechenleistungen nicht zur Verfügung standen) nicht erfolgreich.

Es wurden jedoch in jüngster Zeit Spezialprozessoren entwickelt, welche speziell zur Entschlüsselung von Verschlüsselungssystemen geeignet sind. Damit ist es z. B. möglich, den Standard DEA zu brechen (mit Hardwarekosten von ca. 80000 \$,

10

15

20

Stand 1992). Einen guten Überblick über die Entwicklung gibt Richard Zippel, in "Programming the Data structure accelerator" in Proceedings of Jerusalem Conference of Information, Technology, Jerusalem, Israel, October 1990.

Damit kommt der Entwicklung und Verwendung von neuen Verschlüsselungsalgorithmen große Bedeutung zu.

Da es aber nicht möglich ist, einen sicheren Verschlüsselungsalgorithmus zu entwickeln, ist es notwendig, eine Austauschbarkeit der Algorithmen zu ermöglichen.

Die modernen Möglichkeiten zum Brechen eines Verschlüsselungsalgorithmus beruhen auf dem Vorhandensein von sogenannten Plaintexten (unverschlüsselte Informationen) und der dazugehörigen Ciphertexte (verschlüsselte Information). Um Blocksysteme, wie z. B. den DEA zu brechen, muß die Menge diese Texte sehr groß sein. Dies ist z. B. notwendig, um solche Methoden, wie die differentielle Cryptoanalyse von Biham und Shamir, durchzuführen. Diese Methode ist der beste zur Zeit bestehende Angriff auf Bockverschlüsselsysteme wie den DEA (beschrieben in Eli Biham und Adi Shamir "Differential Cryptoanalysis of DES-like Cryptosystems" in Journal of Cryptology vol. 4 pp 3-72, 1991).

Es ist also nötig, die Menge der Dritten zur Verfügung stehenden Plain-/Ciphertexte möglichst gering zu halten. Dies ist möglich, wenn die Informationen mit öfter wechselnden Verschlüsselungsalgorithmen verschlüsselt werden. Dritte, welche die Nachrichten entschlüsseln wollen, müssen dann jedesmal einen neuen "Knackalgorithmus" entwickeln, wenn das Verschlüsselungsverfahren gewechselt wird.

Es ist folglich nötig, ein System zu schaffen, welches mit variablen Verschlüsselungsalgorithmen arbeiten kann.

10

Es ist weiterhin nötig, die Übertragung des Verschlüsselungsalgorithmus gegen Erkennen zu sichern und somit das Brechen des Entschlüsselungsalgorithmus weiter zu erschweren. Dies beruht auf der einfachen Tatsache, daß ein Verschlüsselungsalgorithmus, welcher unbekannt ist, wesentlich schwerer zu brechen ist als ein bekannter. Dies ist ebenfalls nötig, damit nicht bekannt ist, welcher Verschlüsselungsalgorithmus zur Verschlüsselung welcher Informationen eingesetzt wird.

Es besteht also die Notwendigkeit, ein Verfahren zu finden, mit dem es möglich ist, Verschlüsselungsalgorithmen zu verteilen und die Übertragung dieser gegen Erkunden zu schützen.

Weiterhin ist es notwendig, daß es selbst dem Besitzer eines Entschlüsselungsgerätes nicht möglich ist, das Entschlüsselungsverfahren weiterzugeben und damit die Erkundung des Verschlüsselungsalgorithmus zu ermöglichen.

Es ist ein Spezialprozessor als Teil dieses Verfahrens zu schaffen, der die Verteilung sowie den Schutz der Entschlüsselungsalgorithmen vor Weitergabe preiswert und sicher realisiert.

Erfindungsgemäß wird diese Aufgabe durch die im Patentanspruch 1 und Patenanspruch 2 angegebenen Merkmale gelöst.

Die Erfindung wird nachstehend anhand der Figur 1, die die Entschlüsselungseinrichtung von Entschlüsselungsalgorithmen zeigt und dem Verfahren zur Durchführung der Ver- und Entschlüsselung von digitalen Informationen, dargestellt.

Die in Figur 1 dargestellte Entschlüsselungseinrichtung von 25 Entschlüsselungsalgorithmen wird zur Verdeutlichung anhand eines Einsatzes in

10

15

20

mehreren Personalcomputern gezeigt, wobei digitale Informationen an ausgewählte Besitzer von Entschlüsselungseinrichtungen gesandt werden.

Dabei besteht die dargestellte Entschlüsselungseinrichtung aus einem -integrierten Schaltkreis-1, dem ein -Zentralprozessor CPU-2, ein -interner nichtauslesbarer flüchtiger Speicher mit wahlfreiem Zugriff RAM-3 als Arbeitsspeicher und ein -interner nichtauslesbarer nichtflüchtiger Speicher mit wahlfreiem Zugriff ROM-4, in welchem ein interner nichtauslesbarer Entschlüsselungsalgorithmus (EI) gespeichert ist, und ein Interface 5 zugeordnet sind, welches zwischen dem -Zentralprozessor CPU-2 und dem Personalcomputer 6 angeordnet ist und mit dem Personalcomputer 6 mit dem Datenpfad a verbunden ist, und teilweise in einem integrierten Schaltkreis integriert ist.

Das Verfahren zur Durchführung der Übertragung des Entschlüsselungsalgorithmus wird anhand der Figur 1 gezeigt, indem die Entschlüsselungseinrichtung in mehreren Personalcomputern eingesetzt ist, wobei digitale Informationen an ausgewählte Besitzer von Entschlüsselungseinrichtungen gesandt werden.

Die Übertragung eines Entschlüsselungsalgorithmus an eine Entschlüsselungseinrichtung ist wie folgt:

Der Verteiler wählt einen Verschlüsselungsalgorithmus VE. Dieser sei zum Verschlüsseln der später übertragenen Informationen gedacht. Dieser Verschlüsselungsalgorithmus soll geheim gehalten werden und muß weiterhin sicher genug sein, um Sicherheit bei der Verschlüsselung von Nachrichten zu bieten. Dafür würden sich z. B. verschiedene Abarten des DES (z. B. mit verschiedenen S-Boxen) oder andere Verschlüsselungsverfahren eignen.

Nun wird der zum Verschlüsselungsalgorithmus VE passende Entschlüsselungsalgorithmus EE zum unleserlichen Algorithmus EEV verschlüsselt.

Nun kann jeder Benutzer einer Entschlüsselungseinrichtung, der einen Entschlüsselungsalgorithmus erhalten will, sich bei der Verteilerstelle melden. Dies kann z. B. verbal (auch über Telefon), schriftlich oder elektronisch erfolgen. Anhand der öffentlichen Seriennummer der Entschlüsselungseinrichtung muß er sich identifizieren. Da diese Seriennummer nur einmal vergeben wurde, ist eine eindeutige Identifikation der Entschlüsselungseinrichtung möglich. Die Verteilungsstelle kann nun darüber entscheiden, ob der Empfanger berechtigt ist, den Entschlüsselungsalgorithmus zu empfangen. Das kann auch von einer Bezahlung abhängen.

Wenn dies geklärt ist, wird der verschlüsselte Entschlüsselungsalgorithmus zum Benutzer der Entschlüsselungseinrichtung übertragen und dort in der Entschlüsselungseinrichtung zum Algorithmus EE entschlüsselt. Damit ist es dann möglich, Nachrichten, die mit dem Verschlüsselungsalgorithmus VE verschlüsselt wurden, zu entschlüsseln.

Dies soll nun an einem Ausführungsbeispiel dargestellt werden.

Als Beispiel sei der Empfang eines Entschlüsselungsalgorithmus durch den Besitzer der Entschlüsselungseinrichtung mit der Seriennummer SN=1 erläutert.

Die Erzeugung des an die Entschlüsselungseinrichtung mit der Seriennummer SN=1 zu übertragenden verschlüsselten Entschlüsselungsalgorithmus erfolgt folgendermaßen:

Der Verteiler der Nachrichten wählt einen Verschlüsselungsalgorithmus VE, welcher dann zur Verschlüsselung der später zu übertragenden Nachricht genutzt werden soll. Dieser Verschlüsselungsalgorithmus wird nie öffentlich zugänglich, sondern nur in verschlüsselter Form übertragen.

Der Hersteller der Entschlüsselungseinrichtung (die Verteilerstelle der Entschlüsselungsalgorithmen und Nachrichten) verfügt über die internen

10

6

Entschlüsselungsalgorithmen EI und auch die zugehörigen Verschlüsselungsalgorithmen EIU aller Entschlüsselungseinrichtungen. Diese sind in einer Datenbank beim Hersteller oder auch beim Verteiler gespeichert.

Es sei EIIA, der nur dem Hersteller der Entschlüsselungseinrichtung bekannte interne Entschlüsselungsalgorithmus EI der Entschlüsselungseinrichtung mit der internen Seriennummer SN=1. Weiterhin sei EIIUA, der ebenfalls nur dem Hersteller der Entschlüsselungseinrichtung bekannte Verschlüsselungsalgorithmus, passend zu EIIX.

Entschlüsselungseinrichtung zu übertragende der. der Nun wird Entschlüsselungsalgorithmus EE verschlüsselt. Dies erfolgt in der Art, daß der dem zum internen mit EE Entschlüsselungsalgorithmus Entschlüsselungsalgorithmus EI passenden Verschlüsselungsalgorithmus EIU zum unleserlichen Algorithmus EEV nach folgender Formel verschlüsselt wird:

EEV:=EI1U(EE).

Dieser verschlüsselte Algorithmus EEV wird der Entschlüsselungseinrichtung mit der Seriennummer SN=1 übertragen.

Dies kann z. B. verbal (auch über Telefon), schriftlich oder elektronisch erfolgen.

Der übermittelte Algorithmus ist relativ kurz. Damit ist ein Knacken des internen Entschlüsselungsalgorithmus der Entschlüsselungseinrichtung EI schwer möglich. Wie oben gezeigt, müssen für ein Brechen der Verschlüsselung viele Plain- und Ciphertexte vorhanden sein, um erfolgsversprechende Knackalgorithmen verwenden zu können. Dies ist aber in diesem Fall wegen der Kürze des übermittelten verschlüsselten Entschlüsselungsalgorithmus EEV nicht möglich.

Nun wird beim Empfänger das Entschlüsselungsgerät funktionstüchtig gemacht.

10

15

20

Der Ablauf nach dem Einschalten der Versorgungsspannung oder nach einer Unterbrechung der Abarbeitung ist folgender:

Der -Zentralprozessor CPU-2 führt mit dem -internen nichtauslesbaren nichtflüchtigen Speicher mit wahlfreiem Zugriff ROM-4 und dem -internen nichtauslesbaren flüchtigen Speicher mit wahlfreiem Zugriff RAM-3 einen Selbsttest durch. Dies könnte z. B. durch eine Prüfsummenbildung geschehen.

Nun erfolgt das Einlesen des verschlüsselten Entschlüsselungsalgorithmus EEV in die Entschlüsselungseinrichtung über das Interface 5. Der Entschlüsselungsalgorithmus wurde vorher in verschlüsselter Form vom Benutzer der Entschlüsselungseinrichtung eingegeben oder in anderer Form eingelesen.

Als nächstes wird mit Hilfe des im -internen nichtauslesbaren nichtflüchtigen gespeicherten Zugriff ROM-4 wahlfreiem Speicher mit vorliegende verschlüsselt ΕI der Entschlüsselungsalgorithmus Entschlüsselungsalgorithmus EEV mit dem internen Entschlüsselungsverfahren EI entschlüsselt. Dies geschieht in der Weise, daß der -Zentralprozessor CPU-2, die im -internen nichtauslesbaren nichtflüchtigen Speicher mit wahlfreiem Zugriff ROM-4 gespeicherte Entschlüsselungseinrichtung, in den Personalcomputer 6 eingegeben werden, Anweisungen des Entschlüsselungsalgorithmus EI ausführt und den verschlüsselten Entschlüsselungsalgorithmus EEV folgendermaßen entschlüsselt:

EE:=EI1(EEV).

Bei diesem Verfahren entsteht wieder, da der interne Entschlüsselungsalgorithmus EII mit dem Verschlüsselungsalgorithmus EIU1 zusammenpaßt, mit dem der Entschlüsselungsalgorithmus EE verschlüsselt wurde, der ursprüngliche Entschlüsselungsalgorithmus EE.

15

20

Dieser wird im -internen nichtauslesbaren flüchtigen Speicher mit wahlfreiem Zugriff RAM-3 abgespeichert und ist somit nicht von außen erkundbar. Damit ist es nicht möglich, den Entschlüsselungsalgorithmus weiterzugeben, da er in verschlüsselter Form wertlos ist und in unverschlüsselter Form nicht vorliegt.

Nun ist die Entschlüsselungseinrichtung einsatzbereit.

Die Entschlüsselung einer verschlüsselten Nachricht NV, die z. B. verbal (auch über Telefon), schriftlich oder elektronisch übertragen wurde, in der Entschlüsselungseinrichtung mit der Seriennummer SN=1 erfolgt nun folgendermaßen:

Die CPU lädt über das Interface 5 den Schlüssel K und die Nachricht NV. Dieser Schlüssel muß auf einem sicheren, Dritten nichtzugänglichen Weg übertragen werden, dies kann auch durch Verschlüsselung geschehen.

Dann wird die Nachricht von dem -Zentralprozessor CPU-2 mit dem Entschlüsselungsalgorithmus EE unter Nutzung des Schlüssels K entschlüsselt:

NE:=EE(NV, K).

Danach wird die entschlüsselte Information NE von dem -Zentralprozessor CPU-2 über das Interface 5 ausgegeben und steht dem Empfänger zur Verfügung.

verschiedenen mit Informationen möglich, somit Es ist verschiedenen und mit verschlüsseln Verschlüsselungsalgorithmen zu daß · ohne Entschlüsselungseinrichtungen entschlüsseln, zu Entschlüsselungsalgorithmus bekannt gemacht werden muß oder vorher schon in der Entschlüsselungseinrichtung vorliegt.

Weiterhin ist der übertragene Entschlüsselungsalgorithmus weder weitergebbar oder erkundbar, da er individuell für jedes Entschlüsselungsgerät verschlüsselt

übertragen wird und dort nichtauslesbar gespeichert und nur zum internen Gebrauch des Entschlüsselungsgerätes mit der entsprechenden Seriennummer verfügbar ist.

Verwendete Bezugszeichen

- 1 -integrierter Schaltkreis-
- 2 -Zentralprozessor CPU-
- 3 -interner nichtauslesbarer flüchtiger Speicher mit wahlfreiem Zugriff RAM-
- 5 -interner nichtauslesbarer nichtflüchtiger Speicher mit wahlfreiem Zugriff ROM-
 - 5 Interface
 - 6 Personalcomputer
 - a Datenpfad

Verwendete Abkürzungen

CPU = Zentralprozessor

DEA = data encryption standard

EI = Entschlüsselungsalgorithmus intern

5 EII = Entschlüsselungsalgorithmus intern für die Entschlüsselungseinrichtung mit der Seriennummer SN=1

> EIU = zum internen Entschlüsselungsalgorithmus EI passender Verschlüsselungsalgorithmus

EIIU = zum internen Entschlüsselungsalgorithmus EI1 passender Verschlüsselungsalgorithmus für die Entschlüsselungseinrichtung mit der Seriennummer SN=1

EE = Entschlüsselungsalgorithmus zur Verschlüsselung von Nachrichten

EEV = verschlüsselter Entschlüsselungsalgorithmus zur Übertragung

NE = nichtverschlüsselte oder entschlüsselte Nachricht

NV = verschlüsselte Nachricht

Schlüssel K = Schlüssel zur Entschlüsselung von Nachrichten

VE = Verschlüsselungsalgorithmus beim Verteiler der Informationen zur
Verschlüsselung der digitalen Informationen passend zu EE

(:=) = ergibt sich aus

10

10

15

20

Patentansprüche

- Entschlüsselungseinrichtungen von Entschlüsselungsalgorithmen, dadurch gekennzeichnet, daß vom Verteiler des Entschlüsselungsalgorithmus dieser mit einem Verschlüsselungsalgorithmus (EIU) verschlüsselt wird, welcher dem Entschlüsselungsalgorithmus (EI) entspricht, der in der jeweiligen empfangenden Entschlüsselungseinheit intern vorhanden ist, daß der Entschlüsselungsalgorithmus (EI) der Öffentlichkeit nicht zugänglich und auch nicht erkundbar ist, der Nutzer der Entschlüsselungseinrichtung den verschlüsselten Entschlüsselungsalgorithmus dieser innerhalb der eingibt Entschlüsselungseinrichtung Entschlüsselungseinrichtung entschlüsselt wird, wobei die Entschlüsselungseinrichtung aus einem -integrierten Schaltkreis-(1), dem ein -Zentralprozessor CPU-(2), ein -interner nichtauslesbarer flüchtiger Speicher mit wahlfreiem Zugriff RAM-(3) als Arbeitsspeicher und ein -interner nichtauslesbarer nichtflüchtiger Speicher mit wahlfreiem Zugriff ROM-(4) und einem Interface (5) zugeordnet sind, indem sich jede Entschlüsselungseinrichtung von jeder weiteren unterscheidet durch den Inhalt des -internen nichtflüchtigen Speichers mit wahlfreiem Zugriff ROM-(4) und teilweise in einem -integrierten Schaltkreis-(1) integriert ist und daß das Interface (5) zwischen dem -Zentralprozessor CPU-(2) und dem Personalcomputer (6) angeordnet ist und mit dem -Zentralprozessor CPU-(2) mit dem Datenpfad (a) verbunden sind.
- 2. Entschlüsselungseinrichtung von Entschlüsselungsalgorithmen und Verfahren zur Durchführung der Ver- und Entschlüsselung derselben dadurch gekennzeichnet, daß im

1. Schritt

vom Verteiler der Entschlüsselungsalgorithmen diese mit einem, nur dem Hersteller der Entschlüsselungseinrichtung bekannten Verschlüsselungsalgorithmus (EIU) (welcher dem Entschlüsselungsalgorithmus (EI) in der Entschlüsselungseinheit entspricht, wie folgt verschlüsselt werden:

10

15

20

EEV := EIU(EE)

und dieser verschlüsselte Algorithmus (EEV) der Entschlüsselungseinrichtung übertragen wird, wonach die Entschlüsselungseinrichtung, mit dem - Zentralprozessor CPU-(2) mit dem -internen nichtauslesbaren nichtflüchtigen Speicher mit wahlfreiem Zugriff ROM-(4) einen Selbsttest durchführt, und das Einlesen des verschlüsselten Entschlüsselungsalgorithmus (EEV) in das Entschlüsselungsgerät über das Interface (5) erfolgt und nun mit Hilfe des im -internen nichtauslesbaren nichtflüchtigen Speicher mit wahlfreiem Zugriff ROM-(4) gespeicherten Entschlüsselungsalgorithmus (EI) der verschlüsselt vorliegende Entschlüsselungsalgorithmus (EEV) mit dem internen Entschlüsselungsverfahren (EI) entschlüsselt nach

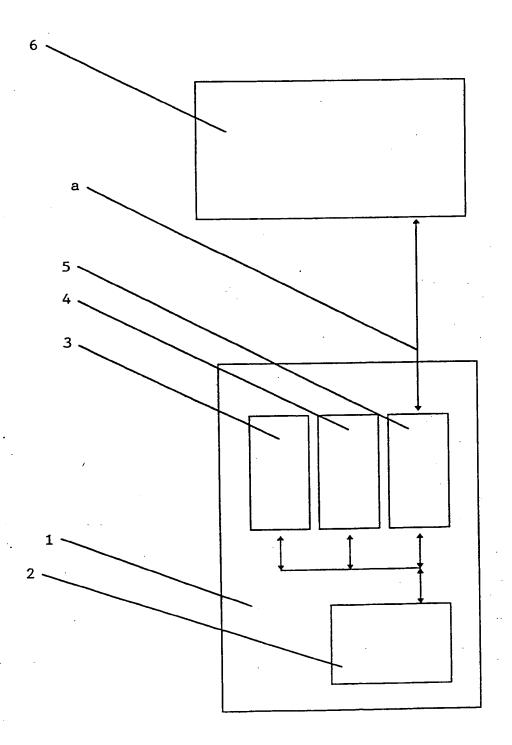
EE := EI(EEV)

der ursprüngliche wieder bei diesem Verfahren wird, wobei Entschlüsselungsalgorithmus (EE) entsteht, welcher im -internen nichtauslesbaren flüchtigen Speicher mit wahlfreiem Zugriff RAM-(3) abgespeichert, und somit nicht von außen erkundbar ist, womit die Entschlüsselungseinrichtung mit dem Entschlüsselungsalgorithmus (EE) einsatzbereit ist und die Entschlüsselung einer Nachricht (NV) folgendermaßen erfolgt, daß die CPU über das Interface (5) den Schlüssel (K), welcher über einen sicheren Übertragungsweg, Verschlüsselung, übertragen werden muß, und die Nachricht (NV) lädt und die CPU-(2) mit dem -Zentralprozessor dem Nachricht von Entschlüsselungsalgorithmus (EE) unter Nutzung des Schlüssels (K) entschlüsselt wird, nach

NE := EE(NV, K)

und die entschlüsselte Information (NE) von dem -Zentralprozessor CPU-(2) über das Interface (5) ausgegeben wird und dem Empfänger zur Verfügung steht.

FIGUR 1



INTERNATIONAL SEARCH REPORT

Int onal Application No PCT/DE 95/00733

A. CLASS IPC 6	IFICATION OF SUBJECT MATTER H04L9/08				
	to International Patent Classification (IPC) or to both national class	ification and IPC			
	S SEARCHED	incauon alle II C			
Minimum d	ocumentation searched (classification system followed by classifica-	tion symbols)			
IPC 6	HO4L				
			· · · · · · · · · · · · · · · · · · ·		
Documenta	tion searched other than minimum documentation to the extent that	such documents are included in the fields s	carched		
Electronic d	data base consulted during the international search (name of data ba	use and, where practical, search terms used)			
·					
1					
C. DOCUM	MENTS CONSIDERED TO BE RELEVANT		Dalamata daim No		
Category *	Citation of document, with indication, where appropriate, of the	relevant passages	Relevant to claim No.		
Υ	EP.A.O 033 014 (LICENTIA) 5 Augu	st 1981	1,2		
	see page 2, line 25 - page 4, li	ne 18			
Υ	FR,A,2 681 165 (GEMPLUS) 12 Marc	h 1993	1,2		
	see page 1, line 12 - line 23				
	see page 2, line 6 - line 9 see page 6, line 16 - page 7, line 29				
	see page 10, line 7 - line 18				
Y	PATENT ABSTRACTS OF JAPAN	·	2		
'	vol. 7, no. 186 (E-193) 30 May 1	983			
	& JP,A,58 090 849 (NIPPON DENKI)	30 May			
	1983 see abstract		•		
			•		
ļ		-/			
į					
]					
X Furt	ther documents are listed in the continuation of box C.	X Patent family members are listed	in annex.		
* Special ca	ategories of cited documents:	"T" later document published after the inte	ernational filing date		
"A" docum	"A" document defining the general state of the art which is not considered to be of particular relevance on sidered to be of particular relevance on the original state of the art which is not cited to understand the principle or theory underlying the inventor				
'E' earlier	document but published on or after the international	"X" document of particular relevance; the cannot be considered novel or cannot	claimed invention		
'L' docum	ent which may throw doubts on priority claim(s) or is cited to establish the publication date of another	involve an inventive step when the do	cument is taken alone		
citatio	on or other special reason (as specified) then treferring to an oral disclosure, use, exhibition or	cannot be considered to involve an in document is combined with one or m	venuve step when the		
other	means	ments, such combination being obvious in the art.	us to a person skilled		
	ent published prior to the international filing date but han the priority date claimed	'&' document member of the same patent			
Date of the	actual completion of the international search	Date of mailing of the international se	arch report		
2	0 September 1995	- 9. 10. 95			
	mailing address of the ISA	Authorized officer			
	European Patent Office, P.B. 5818 Patendaan 2 NL - 2280 HV Rijswijk	-			
	Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Holper, G			

Form PCT/ISA/210 (second sheet) (July 1992)

INTERNATIONAL SEARCH REPORT

Int ional Application No
PCT/DE 95/00733

(Continua	inuation) DOCUMENTS CONSIDERED TO BE RELEVANT				
ategory *	Citation of document, with indication, where appropriate, of the relevant passages		Relevant to claim No.		
\	FR,A,2 608 338 (ELECTRONIQUE SERGE DASSAULT) 17 June 1988 see page 2, line 21 - line 27 see page 3, line 21 - page 4, line 34 see page 8, line 1 - page 9, line 28		1,2		
	·				
			; ;		
		•			
			·		
		·			
		•			

INTERNATIONAL SEARCH REPORT

Information on patent family members

In ional Application No PCT/DE 95/00733

Patent document cited in search report	Publication date	Patent family member(s)		Publication date
EP-A-0033014	05-08-81	DE-A- US-A-	3003998 4484025	24-09-81 20-11-84
FR-A-2681165	12-03-93	NONE		
FR-A-2608338	, 17 - 06-88	NONE		

Form PCT/ISA/210 (patent family annex) (July 1992)

INTERNATIONALER RECHERCHENBERICHT

Introduction on the Introduction of the Introd

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES IPK 6 H04L9/08					
Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK					
B. RECHE	RCHIERTE GEBIETE ter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbol	:)			
IPK 6	H04L				
•		The second control Cobinto	fallen		
Recherchier	te aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, sow	est diese unter die recherchierten Geoiete	Talicii		
·					
Während de	r internationalen Recherche konsultierte elektronische Datenbank (Na	me der Datenbank und evtl. verwendete	Suchbegriffe)		
			, i		
			·		
C ALS W	ESENTLICH ANGESEHENE UNTERLAGEN				
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe	der in Betracht kommenden Teile	Betr. Anspruch Nr.		
		. 1001	1,2		
Υ	EP,A,O 033 014 (LICENTIA) 5. Augus siehe Seite 2, Zeile 25 - Seite 4	Zeile	1,2		
	18	:			
	FR,A,2 681 165 (GEMPLUS) 12. März	1993	1,2		
Y	sighe Seite 1. Zeile 12 - Zeile 23	3			
	siehe Seite 2, Zeile 6 - Zeile 9 siehe Seite 6, Zeile 16 - Seite 7, Zeile				
	29				
1	siehe Seite 10, Zeile 7 - Zeile 18				
Y	PATENT ABSTRACTS OF JAPAN	000	2		
	vol. 7, no. 186 (E-193) 30. Mai 1983 & JP,A,58 090 849 (NIPPON DENKI) 30. Mai				
	1983				
ļ	siehe Zusammenfassung		·		
	-	/ 			
			·		
	Control of the Fortretzing you Feld C zu	X Siehe Anhang Patentiamilie			
weitere veröffentlichtungen and der 1 state auf der nach dem internationalen Anmeldedatum					
Desonder Kategorien von allgemeinen Stand der Technik definiert, Anneldung nicht kollidiert, sondern nur zum Verstandnis des der Anneldung nicht kollidiert, sondern nur zum Verstandnis des der					
aber nicht als besonders bedeutsam alzuschen ist Erindung zugrundenegenden Fridzip der internationalen Erindung zugrundenegenden Fridzip der internationalen Theone angegeben ist					
'L' Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweiselhaft er- kann allein aufgrund dieser veröffentlichung nicht als iku ost der kann allein aufgrund dieser veröffentlichung nicht als iku ost der					
scheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie soll oder die aus einem anderen besonderen Grund angegeben ist (wie sussenführt)					
ausgeführt) O' Veröffentlichung, die sich auf eine mündliche Offenbarung, Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist					
eine Benutzung, eine Ausstellung oder anzeite Mahlandeldatum, aber nach 'P' Veröffentlichung, die vor dem internationalen Anmeidedatum, aber nach '&' Veröffentlichung, die Mitglied derselben Patentfamilie ist					
Datum des Abschlusses der internationalen Recherche Absendedatum des internationalen Recherchenberichts					
	20. September 1995	~ 9. 10. 95			
	d Postanschrift der Internationale Recherchenbehörde	Bevollmächtigter Bediensteter			
	Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+ 31-70) 340-2040, Tx. 31 651 epo nl, Fax (+ 31-70) 340-3016	Holper, G	·		

Formblatt PCT/ISA/210 (Blatt 2) (Juli 1992)

INTERNATIONALER RECHERCHENBERICHT

Int ionales Aktenzeichen
PCT/DE 95/00733

Kategorie*	g) ALS WESENTLICH ANGESEHENE UNTERLAGEN Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	FR,A,2 608 338 (ELECTRONIQUE SERGE DASSAULT) 17. Juni 1988 siehe Seite 2, Zeile 21 - Zeile 27 siehe Seite 3, Zeile 21 - Seite 4, Zeile 34 siehe Seite 8, Zeile 1 - Seite 9, Zeile 28	1,2
:		
		· ·

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Int ionales Aktenzeichen
PCT/DE 95/00733

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
EP-A-0033014	05-08-81	DE-A- 3003998 US-A- 4484025	24-09-81 20-11-84
FR-A-2681165	12-03-93	KEINE	
FR-A-2608338	17-06-88	KEINE	

Formblatt PCT/ISA/210 (Anhang Patentfamilie)(Juli 1992)